PATENT ABSTRACTS OF JAPAN

(11) Publication number: 60007656 A

(43) Date of publication of application: 16.01.85

(51) Int. Cl G11B 20/20

(21) Application number: 58114480 (71) Applicant: FUJITSU LTD

(22) Date of filing: 25.06.83 (72) Inventor: KITAMURA YOSHIAKI MIURA TAKAO

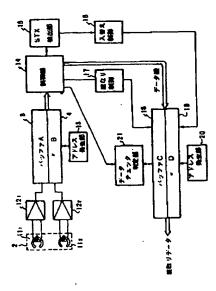
(54) METHOD FOR CORRECTING SKEW OF MAGNETICALLY RECORDED DATA

(57) Abstract:

PURPOSE: To correct the skew of read data easily by providing an NRZi recording system with a means for displacing or shifting data bits.

CONSTITUTION: A head 2 consists of heads 11₁, 11₂ having two tracks respectively and data bits read out from respective heads are stored in buffer memories 3, 4 respectively. The coincidence of the contents of the buffers 3, 4 with an STX specified by a STX detecting part 15 is detected under control by a control part 14. In case of dissidence the contents of buffers 3, 4 are replaced by a replacing control part 16 and the replaced contents are stored in a buffer memory 19. If the contents of the buffers 3, 4 are overlapped, the contents are shifted right or left by an overlap control part 17 and the shifted contents are stored in a buffer memory 18. Even if the skew of the read data is generated, the skew can be easily corrected.

COPYRIGHT: (C)1985,JPO&Japio



(19) 日本国特許庁 (JP)

⑪特許出願公開

⑫公開特許公報(A)

昭60-7656

⑤Int. Cl.4
G 11 B 20/20

識別記号

庁内整理番号 8322-5D 砌公開 昭和60年(1985)1月16日

発明の数 1 審査請求 未請求

(全 5 頁)

図磁気記録データスキユ補正方式

顧 昭58—114480

@出 願 昭58(1983)6月25日

@発 明 者 北村芳明

②特

川崎市中原区上小田中1015番地 富士通株式会社内 @発 明 者 三浦孝雄

川崎市中原区上小田中1015番地

富士通株式会社内

⑪出 願 人 富士通株式会社

川崎市中原区上小田中1015番地

仍復代理人 弁理士 田坂善重

明 ・ 細 普

1. 発明の名称

磁気配録データスキュ補正方式

2. 特許請求の範囲

3. 希明の詳細な説明

(1) 発明の技術分野

本発明は、たとえば2トラックを1セットとしてデータを告込み1ヘッドで脱収り符号化するNRZも記録方式を用いた場合、脱取りデータのスキュが発生しても容易に補正できるようにした磁気記録データスキュ補正方式に関するものである。

(2) 従来技術と問題点

使来、磁気記錄裝置で2トラック1へッドの記錄再生部を設け、磁気媒体の上列に"1"のピットを反転"0"として記録し、下列に"0"のピットを反転"1"として記録しておき、これを1つのペッドで順に再生し、A,Bパッファにそれぞれとはデータ,反転データが格枘されるいわゆるNkZi(Non Return to Zero inverted)記錄方式が多用されている。この方式を採用した経過では、外ではない。この方式を採用した経過では、外での相対的スキュ(所行)に基づく上下列データの読取りエラーが問題となるため、磁気媒体の走行は微磁的にも非常に安定させることが要求されている。

従つて、 仮りにスキュがあつた必甘でもビットの 順番が入替るようなことは発生しないのが 普通で あるが、たまたまスキュにより順番が入替る場合が起るとエラー処理は非常に困難であつた。 第1図(a)~(a)は上述のスキュによる1トラック・ 2トラックデータとヘッド位置の関係を示すもの である。

順番が入替るととになるからエラー処理は非常に難しくなる。しかし STX の場合には後尾 5 ビット に潜目しこれらのビットが入替つたか否かは検出 することができる。

これに対し、STXに後戌するデータの場合には、任意のピットの組合せであるから、ピットの特定はできない。第1図の場合と同様にスキュにより1ピット以内のずれの場合は問題とならないが、1ピット以上のずれの場合にはエラー処理が難しくなる。

第3図(a)~(a)は1トラックと2トラックのデータ配列とヘットの位置関係を示すものである。 同図(a)は正常位優、 同図(b)は鋭取り可能な限界を示し、同図(c), (a)はスキュにより同図(a)の位置から1ピット関係だけ右または左へずらしたものであり、1トラックと2トラックのピットが重なつている。 この位置を越えた場合には前述と同様にエラー処理が難かしくなる。

(3) 発明の目的

本発明の目的は2トラックを1セットとしてデ

ータを普込み1ヘッドで銃取り符号化するNRZi 記録方式を用いた場合、脱取りデータのスキュが 発生しても容易に補正できるようにした磁気配録 データスキュ補正方式を提供することである。

(4) 発明の構成

前記目的を選成するな数ののではない。本名ののではないできません。本名ののではないできません。本名のではないできません。ないできません。ないではないできないである。というではないできません。ないではないできないである。というではないできないである。というできないである。というできないである。というできないである。

(5) 発明の與施例

本発明の既収データスキュ補正方式の原理を期 1 図 (a)~(c) の開始符号 (STX) の場合を第2図(a) ~(c) により、第3図 (a)~(d) のデータの場合を第4 図 (a), (b) により説明する。

第2図(a)は第1図(c)のスキュによるずれか1ビット間隔以上となりビット順が入沓つた場合に、これら1トラック、2トラックのデータを反伝してバッファ (A)3, (B)4 に格納したものであり、このままでは、问図(b)に示すSTXのビット列と一致しないから読取り不能となる。

本発明では同図(a) に示すよりな STX の末尾 5 ビットの組分, 回, 台のうち切と 回が ビット 順が人替ったものと考えられるから、 同図(d) の 切と回のごとく 反転することにより、 同図(d) の STX と 回一の符号が得られ、 銃取り可能となる。

次にデータの場合には第3図にまたは(d)のように1ビットずれた場合には1トラックと2トラックのビットがヘッド2に示すように選なりを生じる。これを検出し、たとえば第3図にの場合の1トラックと2トラックのデータを第4図(a)に示す

特開昭60-7656(3)

バッファ (A) 5, バッファ (B) 4 にそれぞれ格納する。 そして同図(b) に示すように同図(a) の重なり号 に対応しバッファ (B) 4 の *1* を右へ 1 ビットずらし母の組合せとすることによりデータの補正が行なわれる。

第5図(a),(b)は上述の本発明の原理に従う本発明の動作手順の流れ図である。

す。そして第4図(のに示すように、上下の重なり ⊜があるか否かを調べ、重なりがなければ正常で あり、上下が"10"であればパツファメモリCに、 "01"であればパツファメモリDに入れる。

上下のピットに瓜なり日がある場合には、粥4図(b)で説明したように、パッファ(B)4 につき1を先にする"10"と、0を先にする"01"の両方のデータをそれぞれパッファメモリじ、D に入れ、データ終了により第5図(b)に移る。

フラグ付のSTXとデータを 散けた パッフアメモリ C , D につき、 データ全体で入替が必要なパターンを入替えた後、 パッフア C , D の内容を 5 ピット単一でスキャンし、 パリティチェックと B CC または CRC のチェックを行ない、 OK であれば 脱収り終了とする。

第6図は本発明の契施例の構成説明図である。 同図において、ヘッド2は2トラックのヘッド111, 11:より成り、それぞれブリアンプ121,12:を介 して磁気媒体からの説収りデータをアドレス発生 部13でアクセスされるパッフアメモリ(A)3,(B)

4 に対し、第 2 図(a) , 第 4 図(a) で示した内容を格納する。バッファ A , B の内容につき 制御部 14 の制御により、STX 検出部 15 により指定されたSTX との一致を検出し、一致しなければ入替え制御部 16 において、第 2 図(c) と第 5 図の 確れ 図で説明した方法により右か左への入替えフラグを付してデータ級を介してアドレス 発生部 20 で アクセスされるバッファメモリ (C)18, (D)19 に送る。

次にデータに移り、パンフア A , B の内容につき制御部 14 の制御により、重なり制御部 17 において第 4 図(b)と第 5 図の流れ図で説明した方法により、パンファ (C)18 に対しバンファ (D)19 を右と左の両方にずらしたものを格約し、その各々につき制御部 14 の 側御により、 5 ビントずつスキャンしてパリティチェック , BCC , CRC のチェックを行ない、エラーを乗て正しい晩収りデータを出力する。

(6) 発明の効果

以上説明したように、本発明によれば、NRZi 記録方式を用いた場合、説収りデータンキュが発 生し、ピット順が入潜るような場合でも、STXに対しては入潜を制御により、データに対しては重なり検出とエラーチェックにより補正が可能となり、正しい説取りデータが得られる。従来スキュによりエラー処理が困難であつた場合でも、本発明の適用により救済することができるから記取り機能の効率化に改立つところが大きいものである。4.図面の簡単な説明

第1図,第3図は従来方式の説明図、第2図,第4図は本発明の方式の原埋説明図、第5図は本発明の助作手順を示す流れ図、第6図は本発明の 実施例の構成説明図であり、図中、1は磁気媒体、 2は磁気ヘッド、3,4,18,19はバッフアメモリ、 14は制御部、15はSTX検出部、16は入替え制 御部、17は重なり制岡部、21はデータチェック 利定部を示す。

